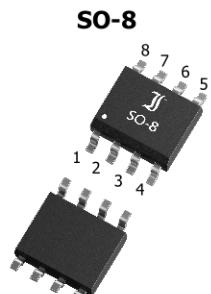
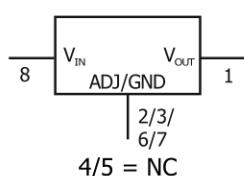


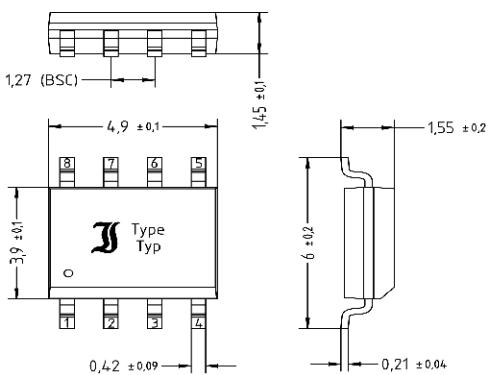
DI78LxxDAB
Positive Fixed Voltage Regulators
Positive Festspannungs-Regler
V_{IN}
V_{out}
Tol.
= 30 ... 40 V
= 3.3 ... 24 V
= ± 5%
I_o = 0.1 A
T_{jmax} = 125°C

Version 2021-09-23

**SPICE Model & STEP File** ¹⁾**Marking**
Type/Typ**HS Code** 85411000**Typical Applications**
 High efficiency linear regulators,
 Active SCSI termination regulator,
 Post regulators for switch mode
 DC-DC converters,
 Battery backed-up regulated supply
 Commercial grade ¹⁾
Features
 Thermal overload protection
 Short circuit protection
 Fixed voltage range:
 3.3V, 5.0V, 6.0V, 8.0V, 9.0V
 10V, 12V, 15V, 18V, 20V, 24V
 Also available in SOT-89, TO-92 packages
 Compliant to RoHS (w/o exemp.),
 REACH, Conflict Minerals ¹⁾
Mechanical Data ¹⁾
 Taped and reeled
 Weight approx.
 Case material
 Solder & assembly conditions

Typische Anwendungen
 Hocheffiziente Linearregler
 Aktive SCSI-Abschluss-Regler
 Ausgangsregler für getaktete
 Gleichstromwandler
 Batterie-gestützte Spannungsversorgung
 Standardausführung ¹⁾
Besonderheiten
 Thermische Überlastsicherung
 Kurzschlussfest
 Festspannungswerte:
 3.3V, 5.0V, 6.0V, 8.0V, 9.0V
 10V, 12V, 15V, 18V, 20V, 24V
 Auch erhältlich im SOT-89, TO-92 Gehäuse
 Konform zu RoHS (ohne Ausn.),
 REACH, Konfliktmineralien ¹⁾
Mechanische Daten ¹⁾
 Gegurtet auf Rolle
 Gewicht ca.
 Gehäusematerial
 Löt- und Einbaubedingungen
 MSL = 3
Maximum ratings ²⁾

			Grenzwerte ²⁾
Input voltage Eingangsspannung	V _{out} = 3.3 ... 9V V _{out} = 12 ... 15V V _{out} = 18 ... 24V	V _{IN}	30 V 35 V 40 V
Power dissipation Verlustleistung	P _{tot}		Internally limited Intern begrenzt
Junction temperature Sperrsichttemperatur	T _j		-40 ... +125°C
Storage temperature Lagerungstemperatur	T _s		-55...+150°C

Dimensions - Maße [mm]

- 1 Please note the [detailed information on our website](#) or at the beginning of the data book
 Bitte beachten Sie die [detaillierten Hinweise auf unserer Internetseite](#) bzw. am Anfang des Datenbuches
- 2 T_A = 25°C, unless otherwise specified – T_A = 25°C, wenn nicht anders angegeben

Characteristics¹⁾**Kennwerte^{1,2)}**

	DI78L3.3DAB	Min.	Typ.	Max.
Output voltage – Ausgangsspannung	V _{out}	3.168 V	3.3 V	3.432 V
Output voltage – Ausgangsspannung I _{out} = 1.0 to 40 mA, V _{IN} = 5.3 to 20 V I _{out} = 1.0 to 70 mA, V _{IN} = 8.3 V	V _{out}	3.135 V 3.135 V	- -	3.465 V 3.465 V
Line Regulation – Betriebsspannungs durchgriff V _{IN} = 5.3 to 20 V V _{IN} = 6.3 to 20 V	Δ V _{OUT}	-	-	150 mV 100 mV
Load Regulation – Lastregelung I _{out} = 1.0 to 100 mA I _{out} = 1.0 to 40 mA	Δ V _{OUT}	-	-	60 mV 30 mV
Quiescent current – Ruhestrom T _j = 25°C T _j = 125°C	I _Q	-	-	6.0 mA 5.5 mA
Quiescent current Change – Ruhestromänderung I _{out} = 1.0 to 40 mA V _{IN} = 6.3 to 20 V	Δ I _Q	(R)	-	0.2 mA 1.5 mA
Ripple Rejection – Störspannungsunterdrückung I _{out} = 40 mA, V _{IN} = 6.3 to 16.3 V, F = 120 Hz	V _{RR}	41 dB	49 dB	-
Output Noise Voltage – Ausgangs-Rauschspannung 10Hz ≤ B ≤ 100kHz		-	40 μV	-
Dropout voltage - Spannungsabfall	V _D	-	1.7 V	-
Typical thermal resistance junction to case Typischer Wärmewiderstand Sperrschiicht – Gehäuse	R _{thC}	20 K/W ²⁾		

1 T_j = 25°C and V_{IN} = 8.3 V, I_O = 40 mA, C_i = 0.33μF, C_o = 0.1μF, unless otherwise specified

T_j = 25°C and V_{IN} = 8.3 V, I_O = 40 mA, C_i = 0.33μF, C_o = 0.1μF, wenn nicht anders angegeben

2 Mounted on P.C. board with 3 mm² copper pad at each terminal
Montage auf Leiterplatte mit 3 mm² Kupferbelag (Lötpad) an jedem Anschluss

Characteristics¹⁾**Kennwerte^{1,2)}**

		DI78L05DAB	Min.	Typ.	Max.
Output voltage – Ausgangsspannung	V _{out}	4.8 V	5 V	5.2 V	
Output voltage – Ausgangsspannung I _{out} = 1.0 to 40 mA, V _{IN} = 7 to 20 V I _{out} = 1.0 to 70 mA, V _{IN} = 10 V	V _{out}	4.75 V 4.75 V	- -	5.25 V 5.25 V	
Line Regulation – Betriebsspannungs durchgriff V _{IN} = 7.0 to 20 V V _{IN} = 8.0 to 20 V	Δ V _{OUT}	-	-	150 mV 100 mV	
Load Regulation – Lastregelung I _{out} = 1.0 to 100 mA I _{out} = 1.0 to 40 mA	Δ V _{OUT}	-	-	60 mV 30 mV	
Quiescent current – Ruhestrom T _j = 25°C T _j = 125°C	I _Q	-	-	6 mA 5.5 mA	
Quiescent current Change – Ruhestromänderung I _{out} = 1.0 to 40 mA V _{IN} = 8 to 20 V	Δ I _Q	-	-	0.2 mA 1.5 mA	
Ripple Rejection – Störspannungsunterdrückung I _{out} = 40 mA, V _{IN} = 8 to 18 V, F = 120 Hz	V _{RR}	41 dB	49 dB	-	
Output Noise Voltage – Ausgangs-Rauschspannung 10Hz ≤ B ≤ 100kHz		-	40 μV	-	
Dropout voltage - Spannungsabfall	V _D	-	1.7 V	-	
Typical thermal resistance junction to case Typischer Wärmewiderstand Sperrsicht – Gehäuse	R _{thC}	20 K/W ²⁾			

1 T_j = 25°C and V_{IN} = 10 V, I_o = 40 mA, C_i = 0.33μF, C_o = 0.1μF, unless otherwise specifiedT_j = 25°C and V_{IN} = 10 V, I_o = 40 mA, C_i = 0.33μF, C_o = 0.1μF, wenn nicht anders angegeben2 Mounted on P.C. board with 3 mm² copper pad at each terminal
Montage auf Leiterplatte mit 3 mm² Kupferbelag (Lötpad) an jedem Anschluss

Characteristics¹⁾**Kennwerte^{1,2)}**

	DI78L06DAB	Min.	Typ.	Max.
Output voltage – Ausgangsspannung	V _{out}	5.76 V	6 V	6.24 V
Output voltage – Ausgangsspannung I _{out} = 1.0 to 40 mA, V _{IN} = 8.5 to 20 V I _{out} = 1.0 to 70 mA, V _{IN} = 12 V	V _{out}	5.7 V 5.7 V	- -	6.3 V 6.3 V
Line Regulation – Betriebsspannungs durchgriff V _{IN} = 8.5 to 20 V V _{IN} = 9.0 to 20 V	Δ V _{OUT}	-	-	150 mV 100 mV
Load Regulation – Lastregelung I _{out} = 1.0 to 100 mA I _{out} = 1.0 to 40 mA	Δ V _{OUT}	-	-	60 mV 30 mV
Quiescent current – Ruhestrom T _j = 25°C T _j = 125°C	I _Q	-	-	6 mA 5.5 mA
Quiescent current Change – Ruhestromänderung I _{out} = 1.0 to 40 mA V _{IN} = 9.0 to 20 V	Δ I _Q	-	-	0.2 mA 1.5 mA
Ripple Rejection – Störspannungsunterdrückung I _{out} = 40 mA, V _{IN} = 9.0 to 20 V, F = 120 Hz	V _{RR}	39 dB	46 dB	-
Output Noise Voltage – Ausgangs-Rauschspannung 10Hz ≤ B ≤ 100kHz		-	50 μV	-
Dropout voltage - Spannungsabfall	V _D	-	1.7 V	-
Typical thermal resistance junction to case Typischer Wärmewiderstand Sperrschiicht – Gehäuse	R _{thC}	20 K/W ²⁾		

1 T_j = 25°C and V_{IN} = 12 V, I_o = 40 mA, C_i = 0.33μF, C_o = 0.1μF, unless otherwise specified

T_j = 25°C and V_{IN} = 12 V, I_o = 40 mA, C_i = 0.33μF, C_o = 0.1μF, wenn nicht anders angegeben

2 Mounted on P.C. board with 3 mm² copper pad at each terminal
Montage auf Leiterplatte mit 3 mm² Kupferbelag (Lötpad) an jedem Anschluss

Characteristics¹⁾**Kennwerte^{1,2)}**

	DI78L08DAB	Min.	Typ.	Max.
Output voltage – Ausgangsspannung	V _{out}	7.68 V	8 V	8.32 V
Output voltage – Ausgangsspannung				
I _{out} = 1.0 to 40 mA, V _{IN} = 10.5 to 23 V	V _{out}	7.6 V	-	8.4 V
I _{out} = 1.0 to 70 mA, V _{IN} = 14 V		7.6 V	-	8.4 V
Line Regulation – Betriebsspannungs durchgriff				
V _{IN} = 10.5 to 23 V	Δ V _{OUT}	-	-	175 mV
V _{IN} = 11 to 23 V				125 mV
Load Regulation – Lastregelung				
I _{out} = 1.0 to 100 mA	Δ V _{OUT}	-	-	80 mV
I _{out} = 1.0 to 40 mA				40 mV
Quiescent current – Ruhestrom	I _Q	-	-	6 mA
T _j = 25°C				5.5 mA
T _j = 125°C				
Quiescent current Change – Ruhestromänderung	Δ I _Q	-	-	0.2 mA
I _{out} = 1.0 to 40 mA				1.5 mA
V _{IN} = 11 to 23 V				
Ripple Rejection – Störspannungsunterdrückung	V _{RR}	37 dB	45 dB	-
I _{out} = 40 mA, V _{IN} = 12 to 23 V, F = 120 Hz				
Output Noise Voltage – Ausgangs-Rauschspannung		-	60 μV	-
10Hz ≤ B ≤ 100kHz				
Dropout voltage - Spannungsabfall	V _D	-	1.7 V	-
Typical thermal resistance junction to case	R _{thC}	20 K/W ²⁾		
Typischer Wärmewiderstand Sperrschiicht – Gehäuse				

1 T_j = 25°C and V_{IN} = 14 V, I_o = 40 mA, C_i = 0.33μF, C_o = 0.1μF, unless otherwise specifiedT_j = 25°C and V_{IN} = 14 V, I_o = 40 mA, C_i = 0.33μF, C_o = 0.1μF, wenn nicht anders angegeben2 Mounted on P.C. board with 3 mm² copper pad at each terminal
Montage auf Leiterplatte mit 3 mm² Kupferbelag (Lötpad) an jedem Anschluss

Characteristics¹⁾**Kennwerte^{1,2)}**

	DI78L09DAB	Min.	Typ.	Max.
Output voltage – Ausgangsspannung	V _{out}	8.64 V	9.0 V	9.36 V
Output voltage – Ausgangsspannung I _{out} = 1.0 to 40 mA, V _{IN} = 11.5 to 23 V I _{out} = 1.0 to 70 mA, V _{IN} = 15 V	V _{out}	8.55 V 8.55 V	- -	9.45 V 9.45 V
Line Regulation – Betriebsspannungs durchgriff V _{IN} = 11.5 to 23 V V _{IN} = 12 to 23 V	Δ V _{OUT}	-	-	225 mV 150 mV
Load Regulation – Lastregelung I _{out} = 1.0 to 100 mA I _{out} = 1.0 to 40 mA	Δ V _{OUT}	-	-	80 mV 40 mV
Quiescent current – Ruhestrom T _j = 25°C T _j = 125°C	I _Q	-	-	6 mA 5.5 mA
Quiescent current Change – Ruhestromänderung I _{out} = 1.0 to 40 mA V _{IN} = 12 to 23 V	Δ I _Q	-	-	0.2 mA 1.5 mA
Ripple Rejection – Störspannungsunterdrückung I _{out} = 40 mA, V _{IN} = 12 to 23 V, F = 120 Hz	V _{RR}	37 dB	44 dB	-
Output Noise Voltage – Ausgangs-Rauschspannung 10Hz ≤ B ≤ 100kHz		-	70 μV	-
Dropout voltage - Spannungsabfall	V _D	-	1.7 V	-
Typical thermal resistance junction to case Typischer Wärmewiderstand Sperrsicht – Gehäuse	R _{thC}	20 K/W ²⁾		

1 T_j = 25°C and V_{IN} = 15 V, I_o = 40 mA, C_i = 0.33μF, C_o = 0.1μF, unless otherwise specified

T_j = 25°C and V_{IN} = 15 V, I_o = 40 mA, C_i = 0.33μF, C_o = 0.1μF, wenn nicht anders angegeben

2 Mounted on P.C. board with 3 mm² copper pad at each terminal
Montage auf Leiterplatte mit 3 mm² Kupferbelag (Lötpad) an jedem Anschluss

Characteristics¹⁾**Kennwerte^{1,2)}**

	DI78L10DAB	Min.	Typ.	Max.
Output voltage – Ausgangsspannung	V _{out}	9.6 V	10.0 V	10.4 V
Output voltage – Ausgangsspannung I _{out} = 1.0 to 40 mA, V _{IN} = 12.5 to 23 V I _{out} = 1.0 to 70 mA, V _{IN} = 16 V	V _{out}	9.5 V 9.5 V	- -	10.5 V 10.5 V
Line Regulation – Betriebsspannungs durchgriff V _{IN} = 12.5 to 23 V V _{IN} = 13 to 23 V	Δ V _{OUT}	-	-	230 mV 170 mV
Load Regulation – Lastregelung I _{out} = 1.0 to 100 mA I _{out} = 1.0 to 40 mA	Δ V _{OUT}	-	-	80 mV 40 mV
Quiescent current – Ruhestrom T _j = 25°C T _j = 125°C	I _Q	-	-	6 mA 5.5 mA
Quiescent current Change – Ruhestromänderung I _{out} = 1.0 to 40 mA V _{IN} = 13 to 23 V	Δ I _Q	-	-	0.2 mA 1.5 mA
Ripple Rejection – Störspannungsunterdrückung I _{out} = 40 mA, V _{IN} = 14 to 23 V, F = 120 Hz	V _{RR}	37 dB	45 dB	-
Output Noise Voltage – Ausgangs-Rauschspannung 10Hz ≤ B ≤ 100kHz		-	60 μV	-
Dropout voltage - Spannungsabfall	V _D	-	1.7 V	-
Typical thermal resistance junction to case Typischer Wärmewiderstand Sperrschiicht – Gehäuse	R _{thC}	20 K/W ²⁾		

1 T_j = 25°C and V_{IN} = 16 V, I_o = 40 mA, C_i = 0.33μF, C_o = 0.1μF, unless otherwise specifiedT_j = 25°C and V_{IN} = 16 V, I_o = 40 mA, C_i = 0.33μF, C_o = 0.1μF, wenn nicht anders angegeben2 Mounted on P.C. board with 3 mm² copper pad at each terminal
Montage auf Leiterplatte mit 3 mm² Kupferbelag (Lötpad) an jedem Anschluss

Characteristics¹⁾**Kennwerte^{1,2)}**

	DI78L12DAB	Min.	Typ.	Max.
Output voltage – Ausgangsspannung	V _{out}	11.5 V	12.0 V	12.5 V
Output voltage – Ausgangsspannung I _{out} = 1.0 to 40 mA, V _{IN} = 14.5 to 27 V I _{out} = 1.0 to 70 mA, V _{IN} = 19 V	V _{out}	11.4 V 11.4 V	- -	12.6 V 12.6 V
Line Regulation – Betriebsspannungs durchgriff V _{IN} = 14.5 to 27 V V _{IN} = 16 to 27 V	Δ V _{OUT}	-	-	250 mV 200 mV
Load Regulation – Lastregelung I _{out} = 1.0 to 100 mA I _{out} = 1.0 to 40 mA	Δ V _{OUT}	-	-	100 mV 50 mV
Quiescent current – Ruhestrom T _j = 25°C T _j = 125°C	I _Q	-	-	6.5 mA 6.0 mA
Quiescent current Change – Ruhestromänderung I _{out} = 1.0 to 40 mA V _{IN} = 16 to 27 V	Δ I _Q	-	-	0.2 mA 1.5 mA
Ripple Rejection – Störspannungsunterdrückung I _{out} = 40 mA, V _{IN} = 15 to 25 V, F = 120 Hz	V _{RR}	37 dB	42 dB	-
Output Noise Voltage – Ausgangs-Rauschspannung 10Hz ≤ B ≤ 100kHz		-	80 μV	-
Dropout voltage - Spannungsabfall	V _D	-	1.7 V	-
Typical thermal resistance junction to case Typischer Wärmewiderstand Sperrsicht – Gehäuse	R _{thC}	20 K/W ²⁾		

1 T_j = 25°C and V_{IN} = 19 V, I_o = 40 mA, C_i = 0.33μF, C_o = 0.1μF, unless otherwise specified

T_j = 25°C and V_{IN} = 19 V, I_o = 40 mA, C_i = 0.33μF, C_o = 0.1μF, wenn nicht anders angegeben

2 Mounted on P.C. board with 3 mm² copper pad at each terminal
Montage auf Leiterplatte mit 3 mm² Kupferbelag (Lötpad) an jedem Anschluss

Characteristics¹⁾**Kennwerte^{1,2)}**

		DI78L15DAB	Min.	Typ.	Max.
Output voltage – Ausgangsspannung	V _{out}	14.4 V	15.0 V	15.6 V	
Output voltage – Ausgangsspannung					
I _{out} = 1.0 to 40 mA, V _{IN} = 17.5 to 30 V	V _{out}	14.25 V	-	15.75 V	
I _{out} = 1.0 to 70 mA, V _{IN} = 23 V		14.25 V	-	15.75 V	
Line Regulation – Betriebsspannungs durchgriff					
V _{IN} = 17.5 to 30 V	Δ V _{OUT}	-	-	300 mV	
V _{IN} = 20 to 30 V				250 mV	
Load Regulation – Lastregelung					
I _{out} = 1.0 to 100 mA	Δ V _{OUT}	-	-	150 mV	
I _{out} = 1.0 to 40 mA				75 mV	
Quiescent current – Ruhestrom	I _Q	-	-	-	6.5 mA
T _j = 25°C					6.0 mA
T _j = 125°C					
Quiescent current Change – Ruhestromänderung	Δ I _Q	-	-	-	0.2 mA
I _{out} = 1.0 to 40 mA					1.5 mA
V _{IN} = 20 to 30 V					
Ripple Rejection – Störspannungsunterdrückung	V _{RR}	34 dB	39 dB	-	
I _{out} = 40 mA, V _{IN} = 18.5 to 28.5 V, F = 120 Hz					
Output Noise Voltage – Ausgangs-Rauschspannung		-	90 μV	-	
10Hz ≤ B ≤ 100kHz					
Dropout voltage - Spannungsabfall	V _D	-	1.7 V	-	
Typical thermal resistance junction to case	R _{thC}	20 K/W ²⁾			
Typischer Wärmewiderstand Sperrschiicht – Gehäuse					

1 T_j = 25°C and V_{IN} = 23 V, I_o = 40 mA, C_i = 0.33μF, C_o = 0.1μF, unless otherwise specified

T_j = 25°C and V_{IN} = 23 V, I_o = 40 mA, C_i = 0.33μF, C_o = 0.1μF, wenn nicht anders angegeben

2 Mounted on P.C. board with 3 mm² copper pad at each terminal
Montage auf Leiterplatte mit 3 mm² Kupferbelag (Lötpad) an jedem Anschluss

Characteristics¹⁾**Kennwerte^{1,2)}**

	DI78L18DAB	Min.	Typ.	Max.
Output voltage – Ausgangsspannung	V _{out}	17.3 V	18.0 V	18.7 V
Output voltage – Ausgangsspannung I _{out} = 1.0 to 40 mA, V _{IN} = 22 to 33 V I _{out} = 1.0 to 70 mA, V _{IN} = 27 V	V _{out}	17.1 V 17.1 V	- -	18.9 V 18.9 V
Line Regulation – Betriebsspannungs durchgriff V _{IN} = 22 to 33 V tbd	Δ V _{OUT}	-	-	320 mV 270 mV
Load Regulation – Lastregelung I _{out} = 1.0 to 100 mA I _{out} = 1.0 to 40 mA	Δ V _{OUT}	-	-	170 mV 85 mV
Quiescent current – Ruhestrom T _j = 25°C T _j = 125°C	I _Q	-	-	6.5 mA 6.0 mA
Quiescent current Change – Ruhestromänderung I _{out} = 1.0 to 40 mA V _{IN} = 23 to 33 V	Δ I _Q	-	-	0.2 mA 1.5 mA
Ripple Rejection – Störspannungsunterdrückung I _{out} = 40 mA, V _{IN} = 23 to 33 V, F = 120 Hz	V _{RR}	33 dB	38 dB	-
Output Noise Voltage – Ausgangs-Rauschspannung 10Hz ≤ B ≤ 100kHz		-	120 µV	-
Dropout voltage - Spannungsabfall	V _D	-	1.7 V	-
Typical thermal resistance junction to case Typischer Wärmewiderstand Sperrsicht – Gehäuse	R _{thC}	20 K/W ²⁾		

1 T_j = 25°C and V_{IN} = 27 V, I_o = 40 mA, C_i = 0.33µF, C_o = 0.1µF, unless otherwise specified

T_j = 25°C and V_{IN} = 27 V, I_o = 40 mA, C_i = 0.33µF, C_o = 0.1µF, wenn nicht anders angegeben

2 Mounted on P.C. board with 3 mm² copper pad at each terminal
Montage auf Leiterplatte mit 3 mm² Kupferbelag (Lötpad) an jedem Anschluss

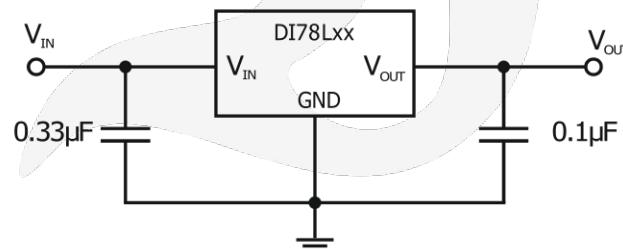
Characteristics¹⁾**Kennwerte^{1,2)}**

		DI78L20DAB	Min.	Typ.	Max.
Output voltage – Ausgangsspannung	V _{out}	19.2 V	20.0 V	20.8 V	
Output voltage – Ausgangsspannung	V _{out}	19 V 19 V	- -	21 V 21 V	
I _{out} = 1.0 to 40 mA, V _{IN} = 24 to 33 V I _{out} = 1.0 to 70 mA, V _{IN} = 29 V					
Line Regulation – Betriebsspannungs durchgriff	Δ V _{OUT}	-	-	330 mV 280 mV	
V _{IN} = 22.5 to 34 V V _{IN} = 24 to 34 V					
Load Regulation – Lastregelung	Δ V _{OUT}	-	-	180 mV 90 mV	
I _{out} = 1.0 to 100 mA I _{out} = 1.0 to 40 mA					
Quiescent current – Ruhestrom	I _Q	-	-	6.5 mA 6.0 mA	
T _j = 25°C T _j = 125°C					
Quiescent current Change – Ruhestromänderung	Δ I _Q	-	-	0.2 mA 1.5 mA	
I _{out} = 1.0 to 40 mA V _{IN} = 25 to 33 V					
Ripple Rejection – Störspannungsunterdrückung	V _{RR}	32 dB	38 dB	-	
I _{out} = 40 mA, V _{IN} = 25 to 33 V, F = 120 Hz					
Output Noise Voltage – Ausgangs-Rauschspannung		-	120 µV	-	
10Hz ≤ B ≤ 100kHz					
Dropout voltage - Spannungsabfall	V _D	-	1.7 V	-	
Typical thermal resistance junction to case Typischer Wärmewiderstand Sperrsicht – Gehäuse	R _{thC}	20 K/W ²⁾			

1 T_j = 25°C and V_{IN} = 29 V, I_o = 40 mA, C_i = 0.33µF, C_o = 0.1µF, unless otherwise specifiedT_j = 25°C and V_{IN} = 29 V, I_o = 40 mA, C_i = 0.33µF, C_o = 0.1µF, wenn nicht anders angegeben2 Mounted on P.C. board with 3 mm² copper pad at each terminal
Montage auf Leiterplatte mit 3 mm² Kupferbelag (Lötpad) an jedem Anschluss

Characteristics¹⁾**Kennwerte^{1,2)}**

	DI78L24DAB	Min.	Typ.	Max.
Output voltage – Ausgangsspannung	V_{out}	23.0 V	24.0 V	25.0 V
Output voltage – Ausgangsspannung $I_{\text{out}} = 1.0 \text{ to } 40 \text{ mA}, V_{\text{IN}} = 27 \text{ to } 38 \text{ V}$ $I_{\text{out}} = 1.0 \text{ to } 70 \text{ mA}, V_{\text{IN}} = 33 \text{ V}$	V_{out}	22.8 V 22.8 V	- -	25.2 V 25.2 V
Line Regulation – Betriebsspannungs durchgriff $V_{\text{IN}} = 27 \text{ to } 38 \text{ V}$ $V_{\text{IN}} = 28 \text{ to } 38 \text{ V}$	ΔV_{OUT}	-	-	350 mV 300 mV
Load Regulation – Lastregelung $I_{\text{out}} = 1.0 \text{ to } 100 \text{ mA}$ $I_{\text{out}} = 1.0 \text{ to } 40 \text{ mA}$	ΔV_{OUT}	-	-	200 mV 100 mV
Quiescent current – Ruhestrom $T_j = 25^\circ\text{C}$ $T_j = 125^\circ\text{C}$	I_Q	-	-	6.5 mA 6.0 mA
Quiescent current Change – Ruhestromänderung $I_{\text{out}} = 1.0 \text{ to } 40 \text{ mA}$ $V_{\text{IN}} = 28 \text{ to } 38 \text{ V}$	ΔI_Q	-	-	0.2 mA 1.5 mA
Ripple Rejection – Störspannungsunterdrückung $I_{\text{out}} = 40 \text{ mA}, V_{\text{IN}} = 23 \text{ to } 33 \text{ V}, F = 120 \text{ Hz}$	V_{RR}	31 dB	37 dB	-
Output Noise Voltage – Ausgangs-Rauschspannung $10\text{Hz} \leq B \leq 100\text{kHz}$	V_{RR}	-	200 μV	-
Dropout voltage - Spannungsabfall	V_D	-	1.7 V	-
Typical thermal resistance junction to case Typischer Wärmewiderstand Sperrsicht – Gehäuse	R_{thC}	20 K/W ²⁾		

Typical Applications notes**Applikationshinweise****Fig. 1** Typical application circuit for DI78LxxDAB**Fig. 1** Typische Anwendungsschaltung für DI78LxxDAB

Disclaimer: See data book page 2 or [website](#)
Haftungsausschluss: Siehe Datenbuch Seite 2 oder [Internet](#)

1 $T_j = 25^\circ\text{C}$ and $V_{\text{IN}} = 33 \text{ V}$, $I_{\text{O}} = 40 \text{ mA}$, $C_i = 0.33\mu\text{F}$, $C_o = 0.1\mu\text{F}$, unless otherwise specified

$T_j = 25^\circ\text{C}$ and $V_{\text{IN}} = 33 \text{ V}$, $I_{\text{O}} = 40 \text{ mA}$, $C_i = 0.33\mu\text{F}$, $C_o = 0.1\mu\text{F}$, wenn nicht anders angegeben

2 Mounted on P.C. board with 3 mm^2 copper pad at each terminal
Montage auf Leiterplatte mit 3 mm^2 Kupferbelag (Lötpad) an jedem Anschluss